Seminar Hasil

1. Pengenalan
2. pertanyaan dan saran
3. pembahasan
4. implementasi
5. rancangan sistem
6. filter
7. penerapan filter spasial pada fpga development board
8. proses evaluasi kinerja
9. proses evaluasi kinerja (waktu komputasi & fps)
10. proses evaluasi kinerja (CPU & memory)
11. proses evaluasi kinerja ~
12. analisis kinerja
13. waktu komputasi
14. waktu komputasi
15. fps
16. cpu
17. memory
18. res
19. shr
20. virt
21. kesimpulan dan saran
22. kesimpulan
23. saran